

Arquitectura del procesador II

Cronograma 2016

8

Agosto 2016

Dom Lun Mar Mié Jue Vie Sáb

31		1	2	3	4	5	6
32	7	8	9	10	11	12	13
33	14	15	16	17	18	19	20
34	21	22	23	24	25	26	27
35	28	29	30	31			

unidad 1

unidad 2

9

Septiembre 2016

Dom Lun Mar Mié Jue Vie Sáb

35					1	2	3
36	4	5	unidad 2	7	8	9	10
37	11	12	13	14	15	16	17
38	18	19	20	21	22	23	24
39	25	26	27	28	29	30	unidad 3

Parcial

Recuperación

10

Octubre 2016

Dom Lun Mar Mié Jue Vie Sáb

39

1

40

2

3

CACIC

6

7

8

41

9

10

11

12

13

14

15

Unidad 3

42

16

17

18

19

20

21

22

43

~~23~~
30

24
31

Unidad 4

25

26

27

28

29

11

Noviembre 2016

Dom Lun Mar Mié Jue Vie Sáb

44 1 2 3 4 5
45 6 7 8 9 10 11 12

Unidad 4

46 13 14 15 16 17 18 19

47 20 21 22 23 24 25 26

27 ~~28~~ 29 30

Parcial

Recuperación

COMPUTER ORGANIZATION AND DESIGN

THE HARDWARE/SOFTWARE INTERFACE

FIFTH EDITION

DAVID A. PATTERSON
JOHN L. HENNESSY



MK
MORGAN KAUFMANN

MICROPROCESSOR ARCHITECTURE

From Simple Pipelines to Chip Multiprocessors



JEAN-LOUP BAER