

# **Arquitectura del procesador II**

**Cronograma 2017**



# AGOSTO

**D L M M J V S**

**1 2 3 4 5**

**6 7 8 9 10 11 12**

*Unidad 1*

**13 14 15 16 17 18 19**

**20 21 22 23 24 25 26**

**27 28 29 30 31**

*Unidad 2*

# SEPTIEMBRE

D L M M J V S

1 2

Unidad 2

3 4 5 6 7 8 9

10 11 12 13 14 15 16

Parcial

18 19 20 21 22 23

24 25 26 27 28 29 30

Unidad 3

Recuperación

# OCTUBRE

**D L M M J V S**

**1 2 3 4 5 6 7**

*Unidad 3*

**8 9 10 11 12 13 14**

**15 16 17 18 19 20 21**

*Unidad 4*

**22 23 24 25 26 27 28**

**29 30 31**



# NOVIEMBRE

D L M M J V S

			1	2	3	4
5	6	7	8	9	10	11
12	13	14	15	16	17	18
19	20	21	22	23	24	25
26	27	28	29	30		

Unidad 4

Parcial

Recuperación

# COMPUTER ORGANIZATION AND DESIGN

THE HARDWARE/SOFTWARE INTERFACE

FIFTH EDITION

DAVID A. PATTERSON  
JOHN L. HENNESSY



MK  
MORGAN KAUFMANN

# MICROPROCESSOR ARCHITECTURE

From Simple Pipelines to Chip Multiprocessors



JEAN-LOUP BAER